

ՀԱՐՑԱՇԱՐ

«ՀԱՇՎՈՂԱԿԱՆ ՏԵԽՆԻԿԱ» ԱՌԱՐԿԱՅԻ

«ԻՆՖՈՐՄԱՏԻԿԱ» ՄԱՍՆԱԳԻՏՈՒԹՅԱՆ ՄԱԳԻՍՏՐԱՏՈՒՐԱՅԻ ԸՆԴՈՒՆԵԼՈՒԹՅԱՆ

1. ԷՀՄ-ների ֆունկցիոնալ կազմակերպումը:
2. ԷՀՄ-ների կոմբինացիոն հանգույցները (վերծանիչներ և կողավորիչներ, մուլտիպլեքսորներ և դեմուլտիպլեքսորներ):
3. ԷՀՄ-ների հիշողությամբ տարրեր և հանգույցներ՝ տրիգերներ և ռեգիստրներ:
4. ԷՀՄ-ների հիշողությամբ հանգույցներ՝ տեղաշարժող ռեգիստրներ և հաշվիչներ:
5. Թվաբանական-տրամաբանական սարքեր (ԹՏՄ):
6. Միկրոպրոցեսորային համակարգերի ճարտարապետություն
7. Ժամանակակից միկրոպրոցեսորների դասակարգումը
8. Միկրոպրոցեսորի հրամանների համակարգը
9. Բազամախռուկային միկրոպրոցեսորներ
10. Հիշողության հիերարխիկ կառուցվածքը: Հիշող սարքերի դասակարգումը ըստ ինֆորմացիայի պահման ֆիզիկական սկզբունքի և տվյալներին դիմելու եղանակի:
11. Օպերատիվ հիշող սարք (RAM): Նրա ընդհանրացված կառուցվածքը և աշխատանքի սկզբունքը: Ստատիկ հիշողություն (SRAM), նրա հիշող տարրը և աշխատանքի սկզբունքը:
12. Ստատիկ հիշողության (SRAM) միկրոսխեմայի կառուցվածքը: SRAM մոդուլի կառուցվածքը:
13. Դինամիկ հիշող սարքեր՝ DRAM-ներ: Դինամիկ հիշող տարր, ինֆորմացիայի գրանցումը և ընթերցումը, ռեգեներացման անհրաժեշտությունը:
14. ԿԵՇ-հիշողություն:
15. Մշտական հիշողության (ROM) դասակարգումը:
16. Տրիգերը և իր թողարկման շղթաները:
17. Կոլեկտոր-բազային հետադարձ կապով մուլտիվիբրատորը:
18. Մետաղ-Օքսիդ Կիսահաղորդիչ (ԿՄՕԿ) – տրանզիստորների վրա տրամաբանական տարրերը:
19. OSI էտալոնային մոդելը, նրա կառուցվածքը , դերն ու նշանակությունը:
20. TCP/IP էտալոնային մոդելը, նրա կառուցվածքը , դերն ու նշանակությունը:
21. Base-2 և Base-5 լոկալ հաշվողական ցանցերը, նրանց տոպոլոգիաները և պարամետրերը:
22. Base –T լոկալ հաշվողական ցանցը, նրանց տոպոլոգիաները և պարամետրերը:
23. Base –F լոկալ հաշվողական ցանցը, նրանց տոպոլոգիաները և պարամետրերը:
24. Fast Ethernet ցանցը, նրա տոպոլոգիան և պարամետրերը:
25. Gigabit Ethernet ցանցը, նրա տոպոլոգիան և պարամետրերը: